

بِسْمِ اللَّهِ الرَّحْمَنِ الرَّحِيمِ

**تکنیک پالس**

(بخش سوم)

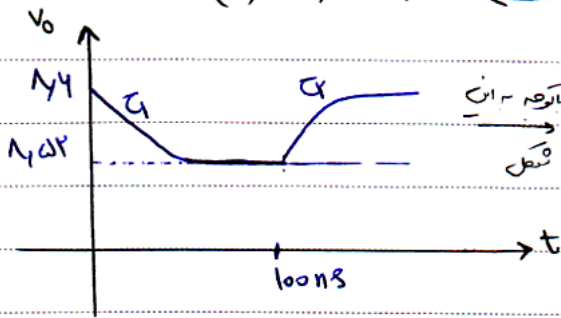
**استاد سادات نوری**

تهیه و تنظیم:

***www.tbi-net.com***

برای  $t > 100 \mu s$  ولت  $V_i = 10$

در روشن شدن  $Q$  معال می ماند  $V_o(\infty) = 1/4$  ولت



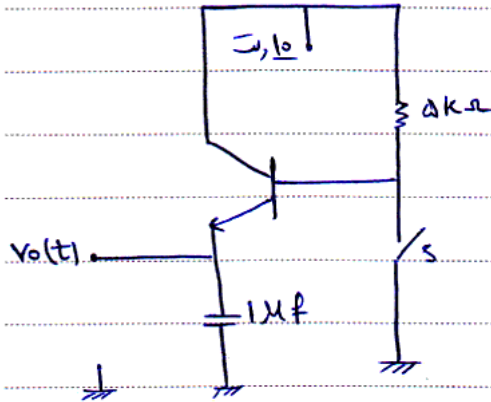
زمان صعود  $t_r = 1/2 C_r = 10 \mu s$

$C_r = 220 \text{ nF} \left( 10 \parallel \frac{10 \text{ k}\Omega}{101} \right) = 18 \mu s$

تبدیل  $t_f = 1/2 C_f = 24 \mu s$

$t > 100 \mu s$

مثال شکل موج خروجی را به صورت دقیق رسم کنید!



- ت  $t < 0$  بسته
- 0  $< t < 100 \mu s$  باز
- ت  $> 100 \mu s$  بسته

$V_{CE \text{ sat}} = 1/2$      $V_{BE} = 1/7$      $\beta = 100$

دیتا شیت را در صورت نیاز ببینید

برای  $t < 0$  بسته  $Q$  خاموش  $V_o(t) = 0$

برای  $t > 0$  باز  $Q$  روشن

درستی باید خازن مدار بار می شود.

$$i_B(0) = \frac{10 - 1V}{2k\Omega} = \frac{9,1V}{2} = 4,55 \text{ mA}$$

$$i_C = i_E \approx i_C = C \frac{dv_C}{dt} = 1\mu F \frac{dv_O}{dt}$$

$\mu s$  (در 100 میکرو ثانیه)  
 $10 + \Delta i_B + V_{BE} + V_O = 0$

$$\tau = \frac{2k\Omega}{20} \times C = \frac{2000}{20} \times 1\mu F = 100 \mu s$$

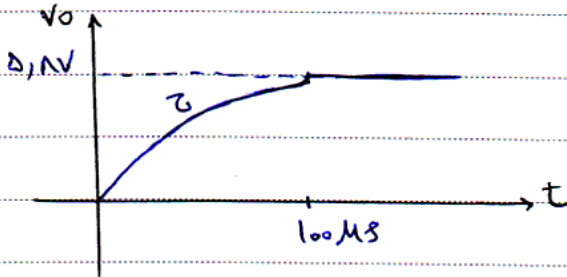
KVL در خروجی:  $-9,1 + \frac{2}{\beta} i_C + V_O = 0$

$$\rightarrow -9,1 + \frac{2k\Omega}{20} C \frac{dv_O}{dt} + V_O = 0 \rightarrow \boxed{\frac{1}{10} \times 1ms} \frac{dv_O}{dt} + V_O = 9,1$$

$$V_O = 9,1 + (0 - 9,1)e^{-t/\tau}$$

$$V_O(100\mu s) = 9,1 \left( 1 - e^{-\frac{100\mu s}{100\mu s}} \right) = 5,18V$$

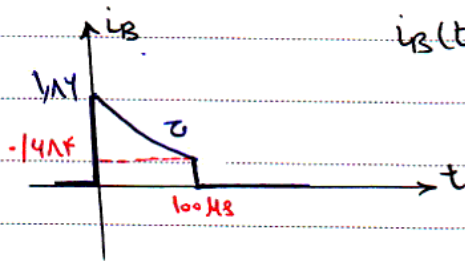
$t > 100\mu s \rightarrow$  سبب  $\rightarrow$  خروجی Q  $\rightarrow V_O(t) = 5,18V$



$$i_B(t) = 0 + (4,55 - 0)e^{-t/\tau}$$

$$\rightarrow i_B(100\mu s) = 1,484 \text{ mA}$$

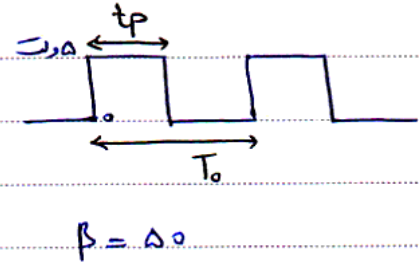
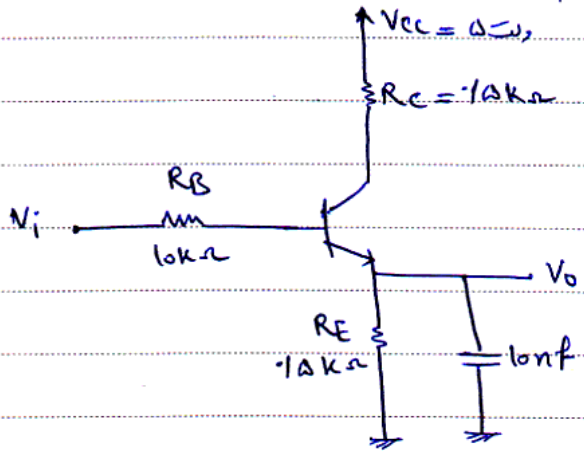
$$\begin{cases} i_B(\infty) = 0 \\ \tau = 100 \mu s \end{cases}$$



درستی باید خازن مدار بار می شود.  
 چون این خازن می شود.

مثال) در مدار شکل زیر، بررسی کنید بین  $t_p$  و  $t_r$  کدام یک در شرایط برده شود؟ (فرض کنید  $t_r$  از  $t_p$  در مدار شکل زیر، بررسی کنید بین  $t_p$  و  $t_r$  کدام یک در شرایط برده شود؟)

$t_p$  دارای زمان نوبت و  $t_r$  است چون جرم کمتر باشد بهتر است.



اگر  $V_i = 0 \rightarrow Q$ : خاموش  $\rightarrow$  خازن C تخلیه می شود  $\rightarrow \tau = R_E \times C = 0.1 \text{ msec}$   
 $\tau$  است زمانی تخلیه می شود

$t_p = 0.7 \tau = 0.07 \text{ msec}$  عددی نوبت

اگر  $V_i = 5 \text{ Volt} \rightarrow Q$  روشن  
 در حالت پایایی که خازن کار با زرمی شود بررسی می کنیم که  $Q$  وصل است یا وصل فعال

$$I_B(\infty) = \frac{V_i - 0.7V}{R_B + R_E(\beta + 1)} = \frac{5 - 0.7V}{10k + 10k \times 51} = 0.112 \text{ mA}$$

$I_C = \beta I_B = 4 \text{ mA}$       $V_{CE} = 5 - 1 \times 4 = 1 < 0 \rightarrow$  اشباع می شود

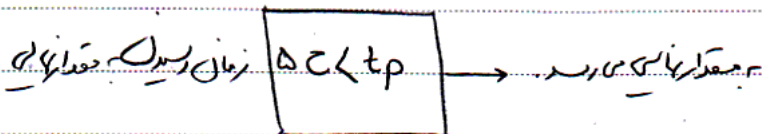
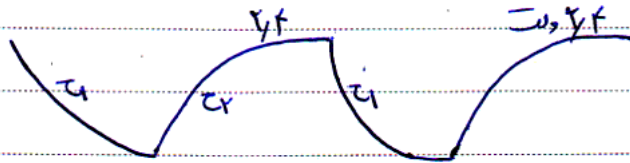
$$I_{C(sat)} = \frac{5 - 0.7V}{R_C + R_E} = \frac{4.3V}{10k} = 0.43 \text{ mA}$$

$V_o(\infty) = R_E I_E = 10k \times 0.43 = 4.3 \text{ Volt}$

$$t_r = \tau_c = \tau_c \left( \frac{R_B \parallel R_E}{\beta + 1} \right) \cdot C = 2.18 \mu s$$

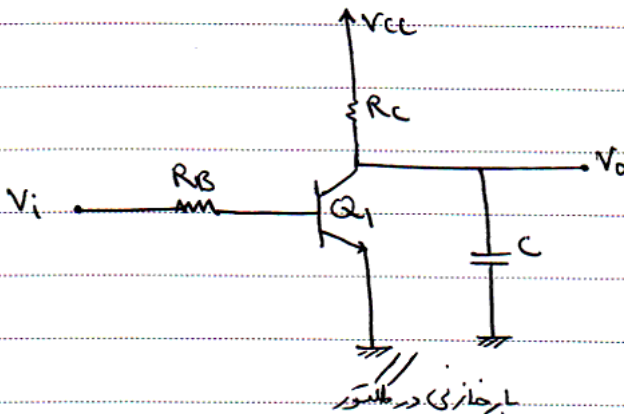
تایمینگ:  $t_f > t_r$

تقسیم  $\beta + 1$  (یعنی تقسیم بار) به  $R_B \parallel R_E$  می‌دهد



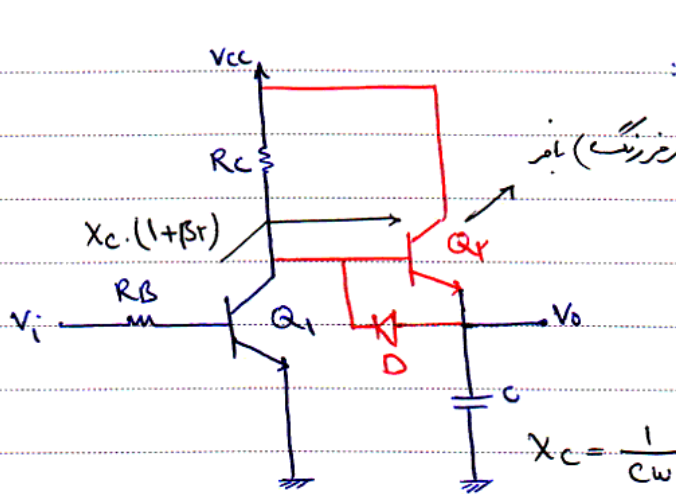
نکته: برای اینکه در بار خازنی خروجی تقریباً ایده‌آل برود و  $t_r$  و  $t_f$  آن کم برود می‌توان از یک مدار با فرکانس استفاده کرد.

هدف در بار خازنی داشتن شکل موج خروجی با زمان‌های صعود و نزول کم است.



$$t_r = \tau_c = \tau_c R_C \cdot C \text{ عددی بزرگ است}$$

$$t_f = \tau_c \text{ عددی کوچک است}$$



برای اینکه  $t_r$  کاهش یابد از مقدار  $R_C$  و  $C$  استفاده می‌کنیم:  
 (تصفیه فرکانس)  $t_f$  (تغییر نمی‌کند)

توصیحات اضافی:  
 اگر  $V_i = 0 \rightarrow Q_1: \text{off}, D: \text{off}$   
 $Q_2: \text{on}$

$$X_c = \frac{1}{C\omega}$$

$$(1 + \beta_r) X_c = \frac{(1 + \beta_r)}{C\omega} = \frac{1}{\frac{C\omega}{1 + \beta_r}}$$

خازن معادل  $\left( \frac{C\omega}{1 + \beta_r} \right)$

$$X_c (1 + \beta_r) = \frac{1}{\frac{C\omega}{1 + \beta_r}} \rightarrow \frac{C}{1 + \beta_r}$$

خازن معادل:  $\frac{C}{1 + \beta_r}$

$$\tau = R_C \cdot C_{\text{معادل}} = R_C \cdot \frac{C}{1 + \beta_r}$$

$$t_r = \tau C = \tau R_C \times \frac{C}{1 + \beta_r}$$

کم می‌شود

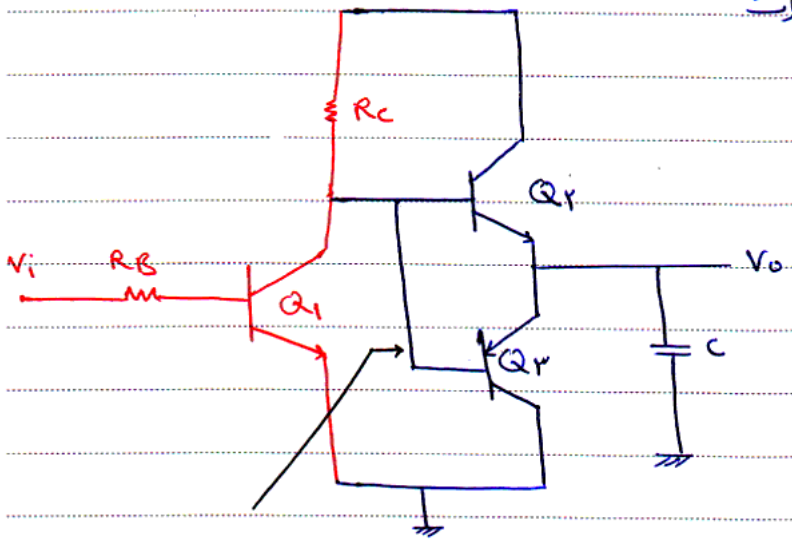
اگر  $V_i = \Delta \rightarrow Q_1: \text{on}, D: \text{on}, Q_2: \text{off}$

مقدار  $t_f$  همان می‌ماند

می‌توان در مسیر خازن بجای دیود یک ترانزیستور دیگر قرار داد و  $t_f$  را هم کم نمود

این مدار پیش پول است که برای جریان ابر است

بار خازنی را بطوری بود.



$V_i = \Delta V_i \rightarrow Q_p: on, Q_n: on, Q_r: off$

خازن کم ظرفیت  $\rightarrow \frac{C}{1+\beta_F}$

$\tau = R_c \cdot \frac{C}{1+\beta_F} \rightarrow t_f \downarrow$

فصل چهارم: مدارهای مولتی ویراتور یا چند حالت

از این مدارات در ساخت مدارهای دیجیتال استفاده می‌شود.

\* موارد استفاده: ساخت فلپ فلوپ

\* مدارهای مولتی ویراتور

\* ایجاد کننده مدارهای جدید برای اعمال ویژه استفاده می‌شود

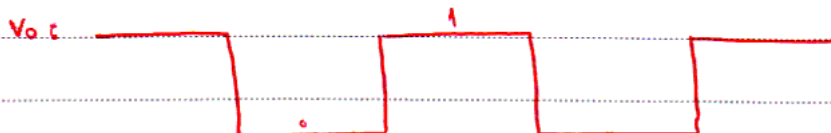
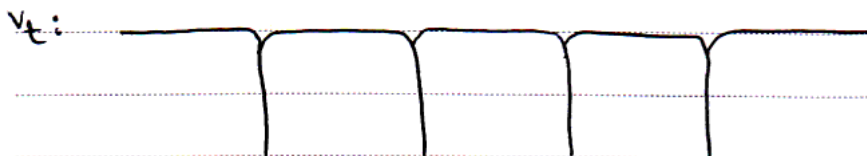
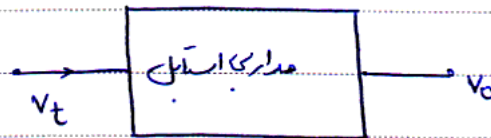
\* مدارهای تقسیم توان

هر دو می‌توانند مدارات مولتی ویراتور باشند

(1) مدارات تابع دو حالت

این نوع مدارات دارای حالت بایناری هستند و خروجی مدار در همان حالت بایناری می‌ماند. از مانتیج با این نوع مدارات (خروجی)

و مدار اعمال برود



اوه: حالت بایناری

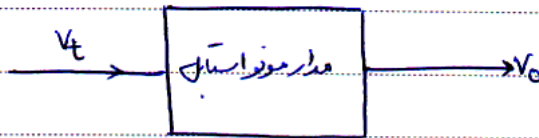


سوارداستفاده : ذخیره اطلاعات با سیرک و مدارهای تقسیم زمان

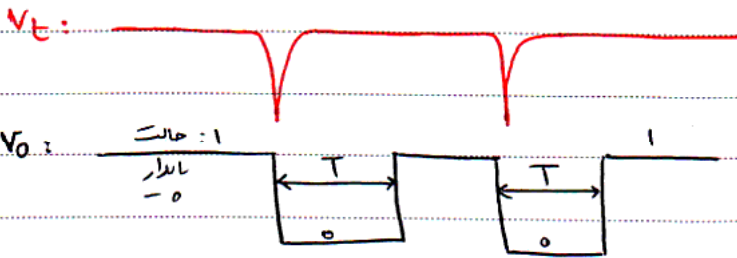
مدار مونواستابل (یک حالتی) : در این مدار خروجی دارای یک حالت دائمی است. با اعمال پالس عرضی برای مدت زمان

T مانده به حالت نامای پایداری رود و بعد از آن مانده خودم خودم حالت اولیه (پایدار) برمی گردد.

T در اینجا ضرایب است (طراحی می شود)



1 : حالت پایدار  
0 : حالت نامای پایدار

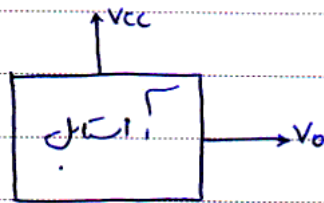


سوارداستفاده مونواستابل :

ایجاد تأخیر در مدارات سیگنالی

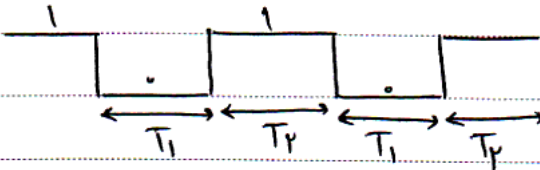
(1) مدار آستابل : بی نهایت

استولونه مدارات بدون حالت دائمی باشند و خروجی بصورت نوسانی با بزرگی طیف ضعیف تغذیه خواهد بود. در این گونه مدارات



تولید مداوم

طایفه : مدار مولد نوسان ساعت (cp)



$T_0 = T_1 + T_2$

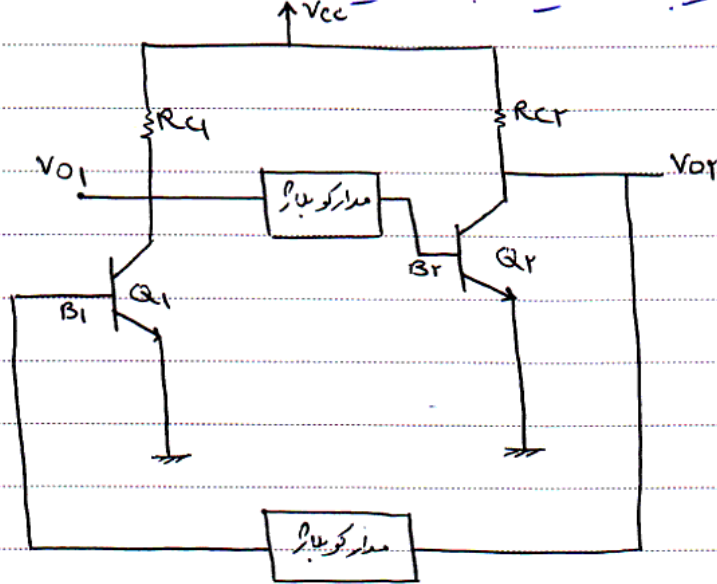
$f_0 = \frac{1}{T_0}$

f : فرکانس نوسان دائمی

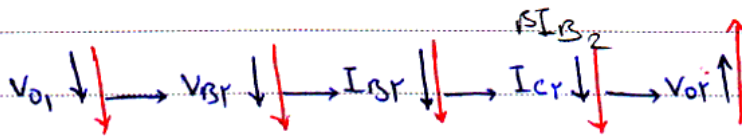
T1, T2 : ضرایب طراحی

در تمام این مدارات فیدبک مثبت به کار می آید و در آن ترانزیستورهای مدار یاد در حالت قطع قرار می گیرند یا در حالت اشباع

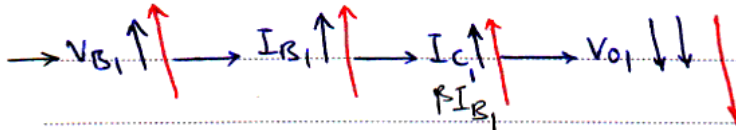
شکل ۱۰: طرح مدارات فولتی و پدایور در آن ترانزیستور که صورت زیر است:



در سری فیدبک مثبت بودن:

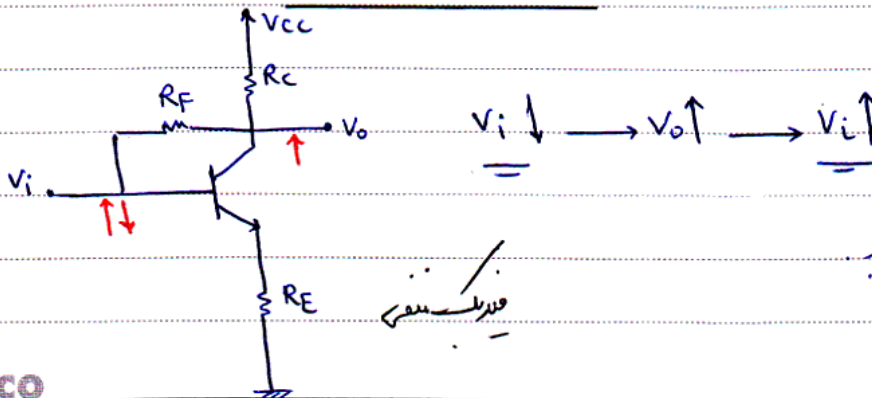


اگر اندکی VO1 را کم کنیم:



باید اثر این ناپایدار که مدار خواهد بود.

طرح ضعیف VO1 را تعویض می کنند



اثر تغییر Vi طغش می یابد

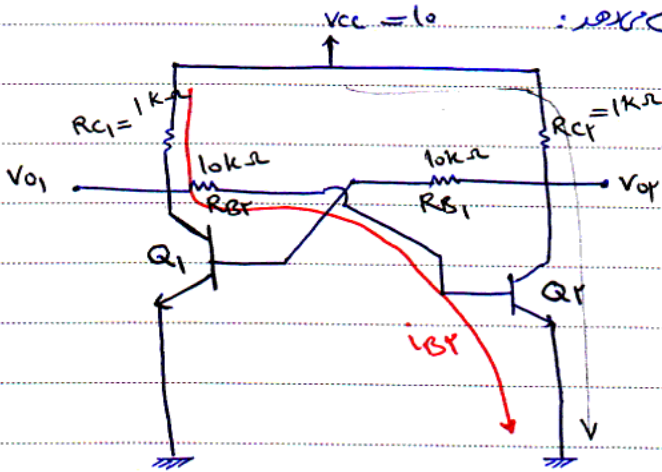
اگر مدار کوپلر مقاومتی باشد از نوع بی استابل است

اگر مدار کوپلر یک مقاومت و یک مقاومت خازنی باشد، مدار مونواستابل است  $R_C$

اگر دو مدار کوپلر  $R_C$  باشد مدار استابل است

نکته مهم: در این گونه مدارات باید طوری مدار طراحی شود که  $Q_1$  یا  $Q_2$  در حالت قطع یا در حالت اشباع باشند

مدار متصل زیر یک مدار بی استابل و آنزستورهای انسان می باشد:



مثال: نشان دهید که مدار زیر بی استابل است

مثلا در خروجی برای دست آوردن

$\beta = 50$  و  $V_{CEsat} = 12$

و  $V_{BE} = 0.7$

در هنگام زدن کلید منبع  $V_{CC}$  به علت اختلاف خیزش در  $V_{BE}$  و  $\beta$  برآیند تئوری و پتانسیل مقاومت ها یکی از  $Q_1$

و  $Q_2$  زود تر روشن می شود. زمین: روشن  $Q_1$

در این صورت باید  $Q_2$  خاموش شود!

اگر  $Q_1: sat \rightarrow V_{CEsat} = 12$  و  $V_{BE} = 0.7 < V_{BE} = 0.7$

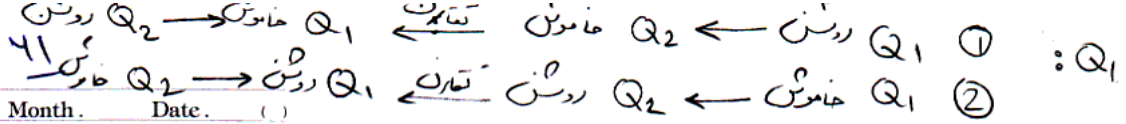
$Q_2$  خاموش است

به علت تفاوت مدار  $Q_2$  روشن باشد آن طه  $Q_1$  حتماً خاموش است

(برای دین تئوری R مدار را ببینید!)

$V_{CE1} = 12$   
 $V_{C1} = 12 \rightarrow V_{B2} = 12$

$V_{BE} = 0.7 \rightarrow V_{B2} = 0.7$



حال روشن کنیم Q1 قطع شود آن به قطعاً Q2 اشباع شود؟

$$I_{B1} = \frac{V_{CC} - V_{BE1}}{R_{C1} + R_{B1}} = \frac{10 - 0.7}{11} = 0.85 \text{ mA}$$

$$I_{C1sat} = \frac{V_{CC} - V_{CEsat}}{R_{C1}} = \frac{10 - 0.2}{1} = 9.8 \text{ mA}$$

$$I_{C2} = \beta I_{B1} > I_{C1sat}$$

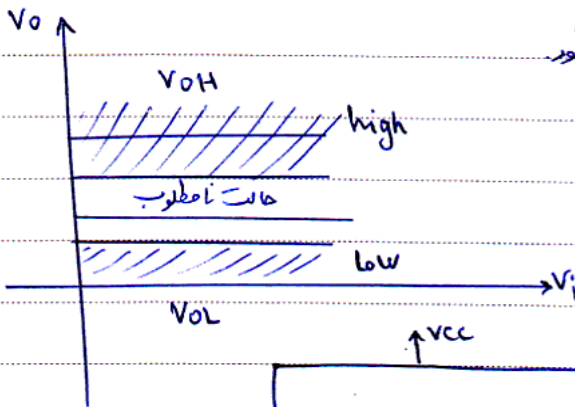
$$\beta I_{B1} = 50 \times 0.85 > 9.8 \text{ mA} \rightarrow Q2 \checkmark \text{ اشباع می شود}$$

حالت تعادل مدار اگر Q2 قطع شود قطعاً Q1 هم اشباع می شود.  $V_{O1} = V_{CC} = 10$  قطع Q1

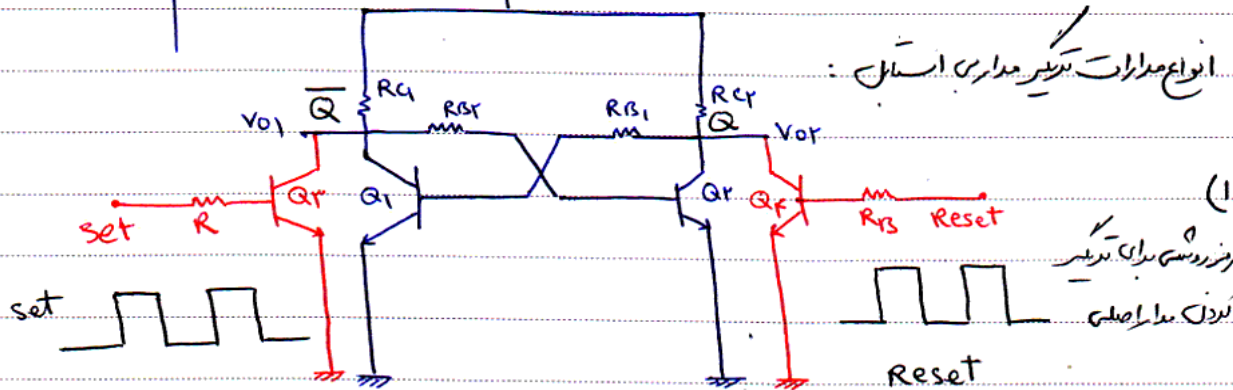
$V_{O2} = V_{CEsat} = 0.2$  اشباع Q2

بعضی مواقع ممکن است حالت تعادل مدار خود را از دست بدهد و همین روشن شود و این روشن شدن تعادل با هم

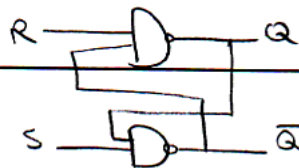
موقع از یک دیود در اجزای یک تراشه استفاده می شود

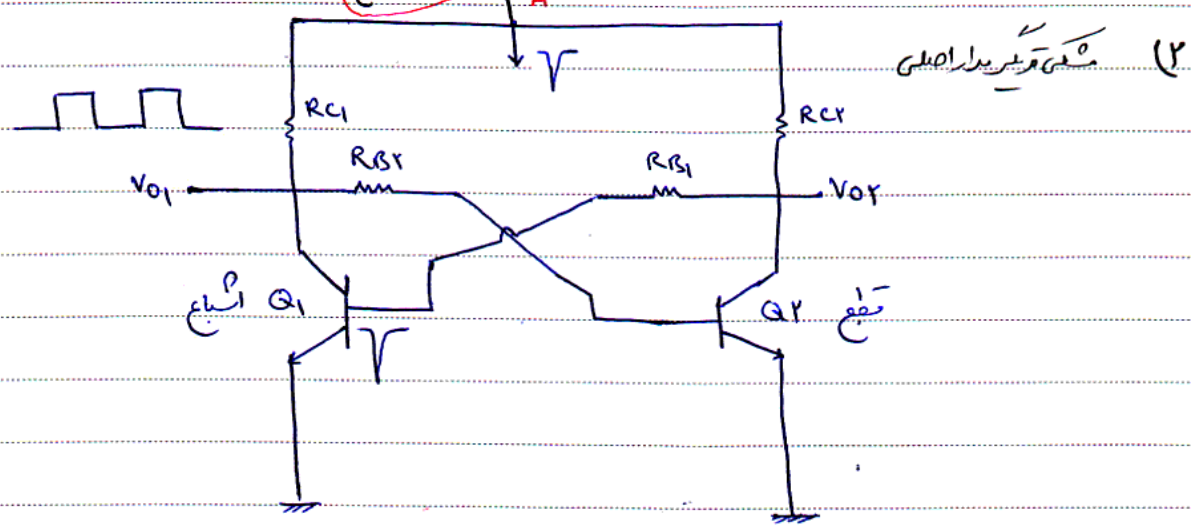
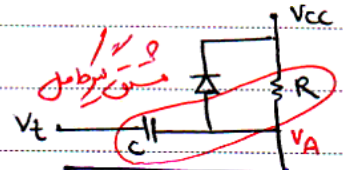
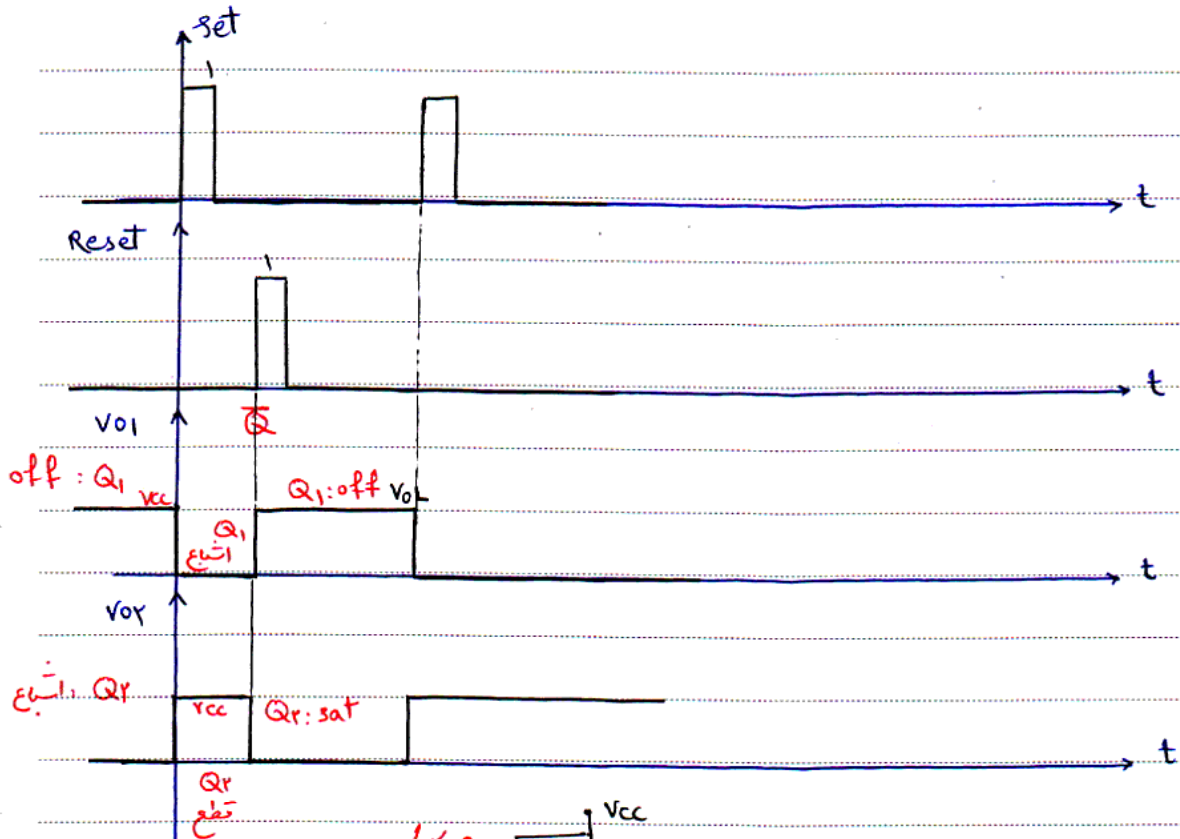


انواع مدارات ترکیبی مدار می باشد:

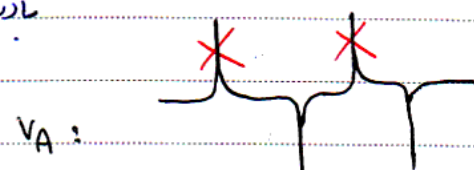


(1) قوی تر و حساس برای ترسید کردن مدار اصلی





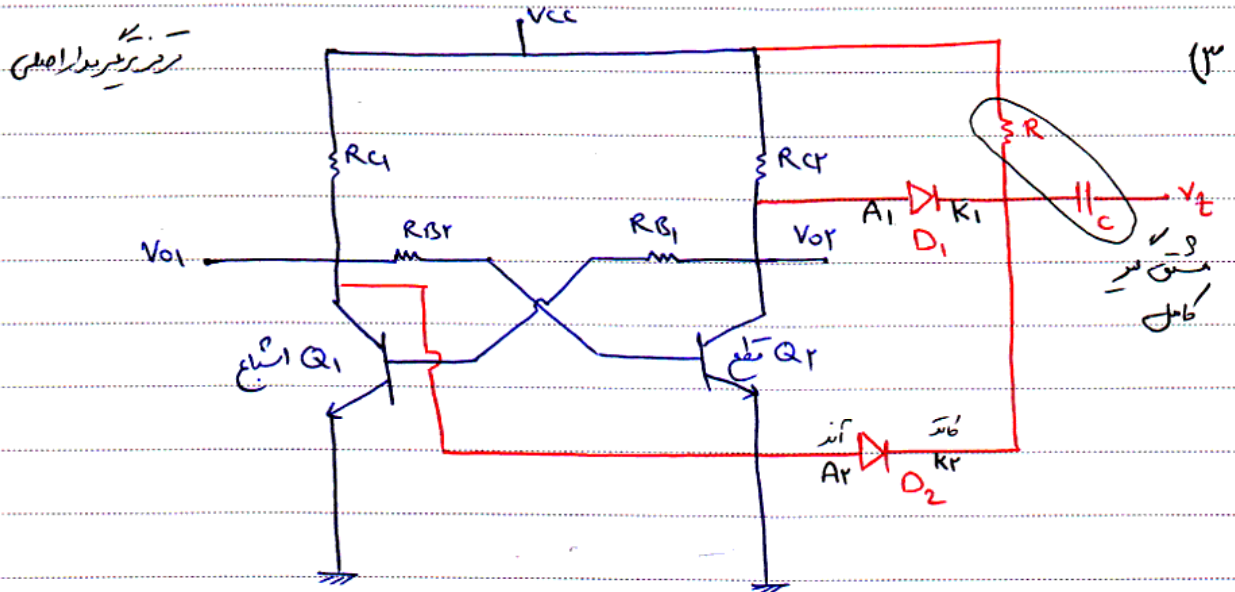
موجود در کتاب



لبه های بالا رونده خزن می شوند چون ظرفیتهای انجام نمی دهند

اما لبه های پایین رونده همین برآیند است و وصل به عمل شده آن را قطع می کنند

اگر  $Q_1$  اشباع باشد این منفرد می آید و وصل شود و آن را قطع می کنند و تقسیم می دهند



فرکانس ورودی اصلی

در حالت دائمی بدون تغییر خازن C مدار بار می شود  
 زین  $Q_1$  اشباع  
 $Q_2$  قطع باشد

$$\begin{cases} V_A = V_{CC} \\ V_{O2} = V_{CC} \\ V_{O1} = 0 \end{cases}$$

$$\begin{cases} V_{A1} = V_{CC} \\ V_{K1} = V_{CC} \end{cases} \rightarrow D_1 \text{ خاموش و در حالت وصل}$$

و این دیود  $D_1$  :  
 خاموش و در حالت وصل

$$\text{دری برای } D_2 \begin{cases} V_{A2} = 0 \\ V_{K2} = V_{CC} \end{cases}$$

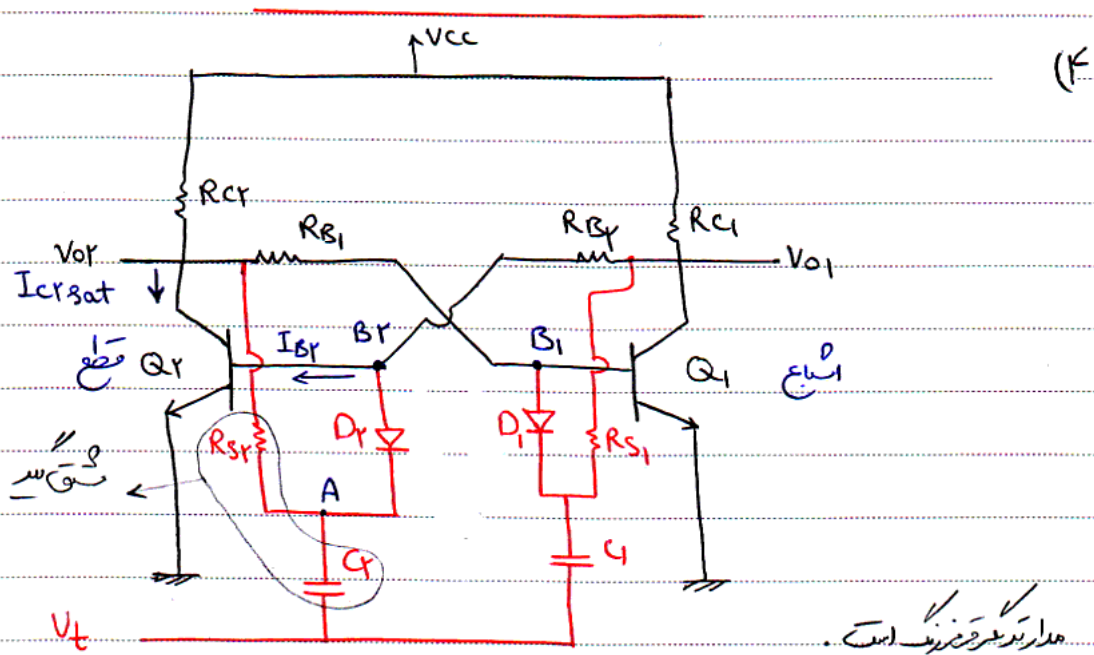
Dr: off

✓✓ اگر ترانزیستور  $Q_1$  به مدار اعمال شود  $D_1$  که در آن تا به روشن شدن بوده در لحظه منقرض روشن می شود  $V_{oz} \downarrow$

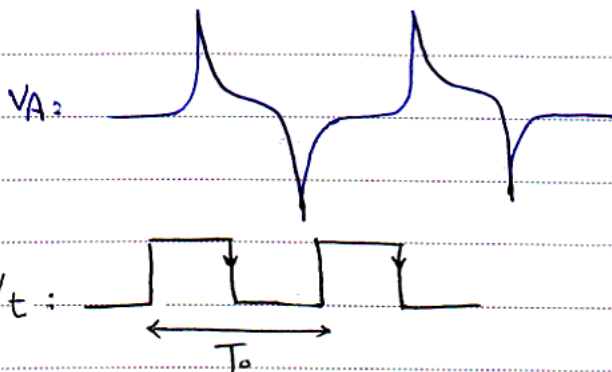
$Q_2$  اشباع می شود و  $Q_1$  قطع خواهد شد

اما در  $D_2$  روشن نمی شود

بنابراین دوباره روشن می شود / ترانزیستور  $Q_1$  خاموش است و آن ترانزیستور  $Q_2$  روشن می کند



مدار ترانزیستور  $Q_1$  است.

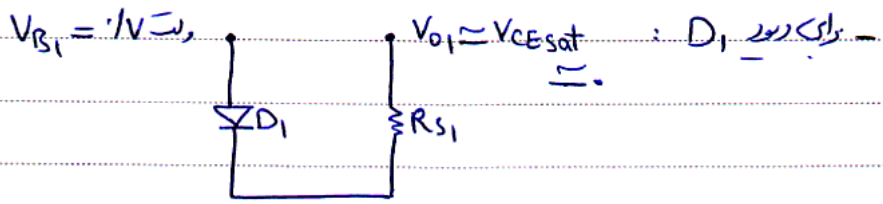


مدار ترانزیستور  $Q_1$  به مدار اعمال می کند.

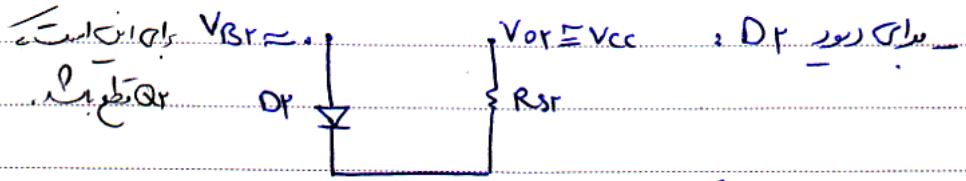
عملکرد مدار در هر یک از حالت‌ها

در حالت دائمی بدون اعمال بار پس از قطع  $Q_1$  : اشباع  $Q_2$  و قطع  $Q_1$  (  $V_{CE} = 0$  )

خازن های  $C_1$  و  $C_2$  مدار بار هستند.



بدون بار  $D_1$  در بایس متعم است و هنوز روشن نمانده ( آستانه اشباع ) چون  $0.7V$  است و از  $0.7V$  بیش تر نشده



خاموش  $D_2$  :  $V_{A2} - V_{K2} < 0.7V$  بنابراین

بنابراین هر دو دیود  $D_1$  و  $D_2$  خاموش هستند اما اگر بایس بر یک بار افتد که از  $0.7V$  ولت بیشتر

اعمال شود، در هر یک از دیود  $D_1$  که حالت تانزی روشن شدن کرده روشن می‌شود و  $D_2$  قطع می‌ماند بنابراین

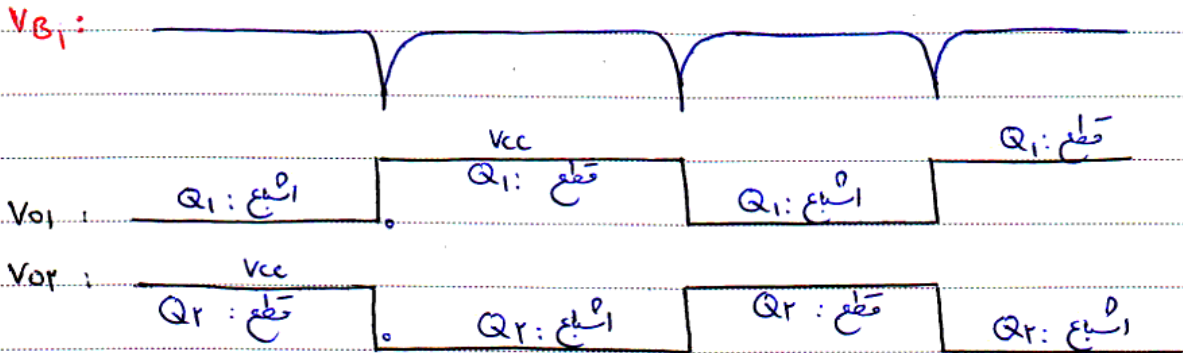
هر یک از دیود بایس بر یک بار افتد پس بر آنست  $Q_1$  ( اشباع ) اعمال شده  $Q_1$  خاموش می‌شود و  $Q_2$  اشباع می‌شود،

حالت مدار عوض می‌شود

این مدار یک بار با توجه اینکه بایس متعم است و در هر یک از دیود روشن می‌شود، ورودی هر دو می‌تواند تغییر



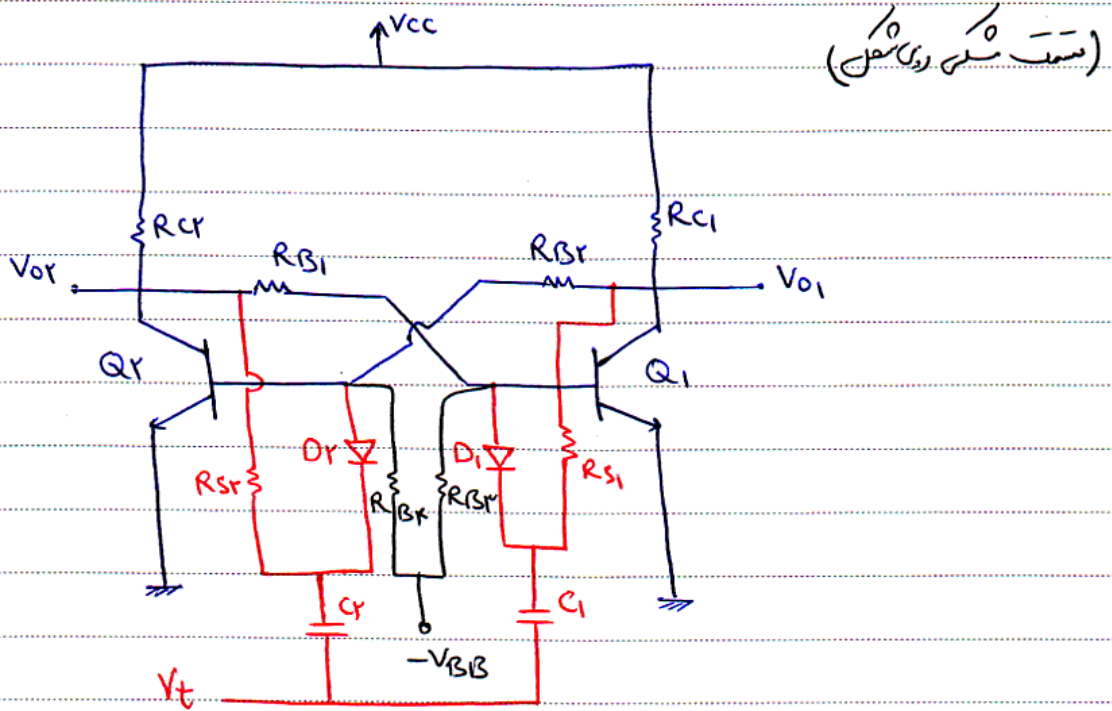
تایید نداشتند. لذا با یک رطوبت برداشت



$D_1$  و  $D_2$  یک در میان روشن می شوند.

\* نکته: ظاهر اجزای ولتاژ  $V_{CEsat}$  برابر ۱۲ است و برابر ۱۸ ولت یا کمتر است. ولت است. ولتاژ این ولتاژ را رعایت

می شود. به سزاقت و درین قطع نشود و معال بود. در این حالت این اثر تا طولانی از یک ولتاژ منفی روی این استفاده خواهد کرد.



$R_{S1} = R_{S2} = 1K\Omega$   
 $R_{B1} = R_{B2} = 12K\Omega$   
 $R_{B2} = R_{B2} = 100K\Omega$   
 $V_{CC} = V_{BB} = 10V$   
 $C_1 = C_2 = 100\mu F$   
 $R_{C1} = R_{C2} = 1K\Omega$

(الف) بررسی کنید مدار در چه حالتی است؟ (در صورتی که)  
 ب) ولتاژ خروجی را بدست آورید  
 ج) حد اکثر توانی که می تواند تحمل کند؟

$Q_1 \left\{ \begin{array}{l} V_{CE\text{ sat}} = 1V \\ V_{BE} = 0.7V \\ \beta_1 = \beta_2 = 50 \end{array} \right.$

$$I_{B2} = \frac{V_{CC} - V_{BE2}}{R_{C1} + R_{B2}} - \frac{V_{B2} - (-V_{BB})}{V_{BE2} + V_{BB}} \cdot \frac{1}{\beta_2}$$

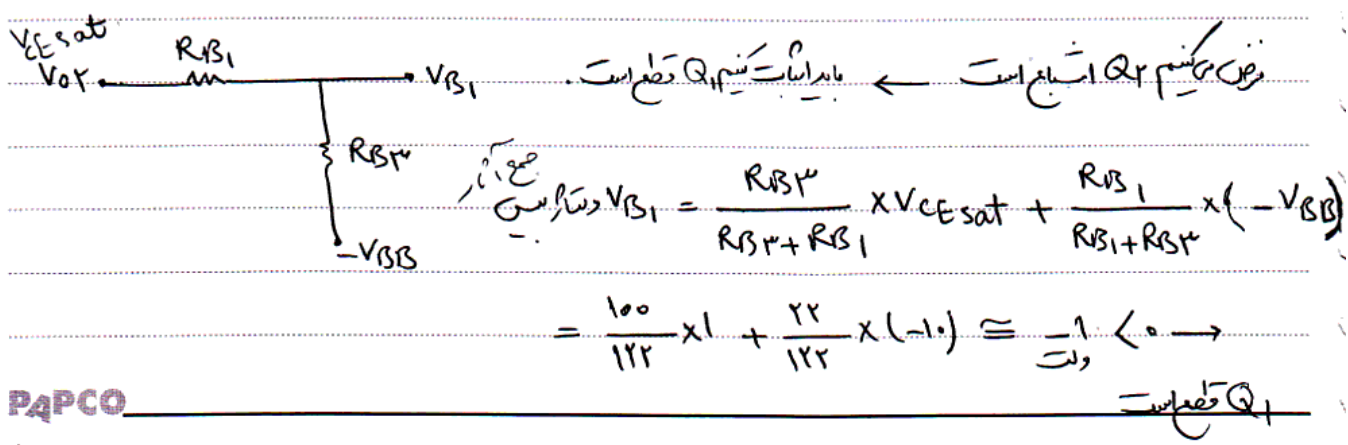
$$= \frac{10 - 0.7}{1 + 12} - \frac{0.7}{100} = 0.797 \text{ mA}$$

(الف) وضعیت کدام ترانزیستور  $Q_1$  است؟  
 ب) ولتاژ خروجی را بدست آورید

$$I_{C2\text{ sat}} = \frac{V_{CC} - V_{CE2\text{ sat}}}{R_{C2}} = \frac{10 - 1}{1} = 9 \text{ mA}$$

$$I_{B2} = 0.797 \text{ mA} \rightarrow \beta I_{B2} = 50 \times 0.797 = 39.85 \text{ mA} > I_{C2\text{ sat}} = 9 \text{ mA}$$

$Q_2$  اشباع است. زیرا ولتاژ  $V_{B2} > V_{BE}$  است.  $Q_1$  اشباع است.



→  $Q_1: off$  → با توجه به معادله مدار  $Q_1$  اشیاع  $Q_2$  قطع است برای استایل است.

ب) خروجی ها:

$Q_1: off, Q_2: on$  است

$$V_{o1} = V_{cc} - R_{c1} \cdot \left( \frac{V_{cc} - V_{BE}}{R_{c1} + R_{B1}} \right)$$

$$= 10 - 1 \times \left( \frac{10 - 0.7}{1 + 12} \right) = 9.59 \text{ ولت}$$

$$V_{o2} = V_{CEsat} = 1 \text{ ولت}$$

$$\left. \begin{array}{l} Q_1: on, Q_2: off \\ V_{o2} = 9.59 \\ V_{o1} = V_{CEsat} = 1 \end{array} \right\}$$

ج) برای مدار شرطین برقرار:

• چون  $\tau_r$  اندک است

$$\frac{\tau_r}{\pi} < R_{B1} C_1 < \frac{T_0}{10} = \frac{t_p}{5}$$

برای مشتق برودن

•  $T_0$  نیست،  $T_0$  است

$$1 \text{ k}\Omega \cdot 100 \text{ pF} < \frac{T_0}{10} \rightarrow 100 \text{ nsec} < \frac{T_0}{10} \quad T_0 > 1 \text{ Msec}$$

$$f_0 = \frac{1}{T_0} < 1 \text{ MHz}$$

یعنی اگر شرطین از این بیشتر شود شرطین برنیت

طراحی مدار استایل:

مکان) فرض کنیم در مدار بریک استایل ۴:

$$\left. \begin{array}{l} \beta_1 = \beta_2 = 100 \\ V_{BE} = 0.7 \text{ ولت} \\ V_{CEsat} = 0.2 \text{ ولت} \end{array} \right\} Q_2, Q_1$$

$$V_{BE} \text{ قطع} = -0.5 \text{ ولت}$$



$$\begin{cases}
 R_{B_F} = R_{B_F} & C_1 = C_2 \\
 R_{B_1} = R_{B_F} \\
 R_{C_1} = R_{C_2} \\
 R_{S_1} = R_{S_2}
 \end{cases}$$

توضیح: در اینجا  $R_{B_F}$  و  $R_{B_1}$  برابرند و  $R_{C_1}$  و  $R_{C_2}$  نیز برابرند.

دو  $\beta I_{B_F} > I_{C_{sat}}$   $R_{B_F} = R_{B_F}$  ,  $R_{B_1} = R_{B_1}$  ,  $R_{C_1} = R_{C_1}$

$$\text{loop} \left( \frac{g_m}{1 + R_{B_1}} - \frac{I_{C_1}}{R_{B_F}} \right) > g_m - \frac{I_{C_1}}{R_{B_F} + R_{B_1}} \quad (2)$$

$$\frac{1}{V} R_{B_F} - I_{C_1} R_{B_1} = -I_{C_1} (R_{B_1} + R_{B_F})$$

$$\frac{1}{V} R_{B_F} + I_{C_1} R_{B_F} = I_{C_1} R_{B_1} - I_{C_1} R_{B_1} \rightarrow \frac{1}{V} R_{B_F} = I_{C_1} R_{B_1}$$

$$R_{B_F} = \frac{I_{C_1} V}{I_{C_1}} R_{B_1} = V R_{B_1}$$

$$\text{loop} \left( \frac{g_m}{1 + R_{B_1}} - \frac{I_{C_1}}{V R_{B_1}} \right) > g_m - \frac{I_{C_1}}{V R_{B_1}}$$

$R_{B_1} = 10 \text{ K}\Omega$  توضیح: در اینجا  $R_{B_1}$  برابر  $10 \text{ K}\Omega$  است.

$$R_{B_F} = R_{B_1} = 10 \text{ K}\Omega \quad R_{B_F} = R_{B_F} = V R_{B_1} = 20 \text{ K}\Omega$$

$$R_{S_1} \cdot C_1 < \frac{T_0}{f_0} = 1 \text{ Msec}$$

$$T_0 = \frac{1}{f_0} = \frac{1}{100 \text{ KHz}} = 10 \text{ Msec}$$

آنان می‌تواند:  $C = 1 \text{ nF}$

$R_S < \frac{1 \mu\text{sec}}{1 \text{ nF}} = 1000 \Omega$

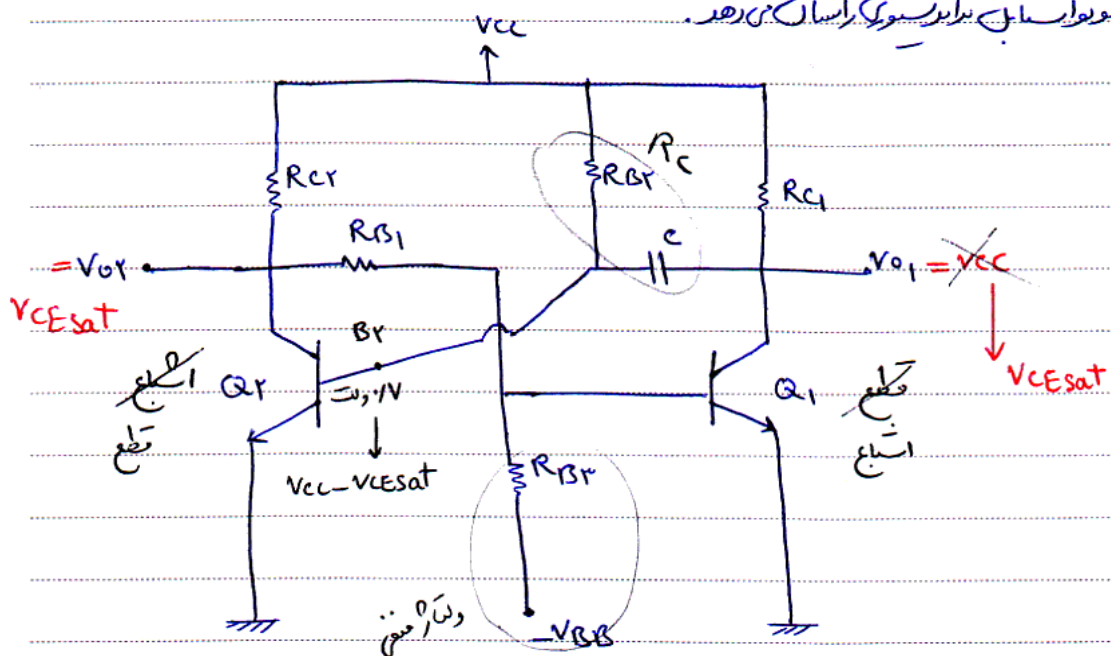
C را عددی انتخاب می‌کنیم که  $R_S$  در حد نیویارک باشد  
 $C = 1 \text{ nF}$

$R_S < 10 \text{ k}\Omega$

محدودیت برای حداقل فرکانس وجود ندارد

مدار مونواستابل؟

سخت‌ترین مدار مونواستابل برای تایمر است



در این مدار در حالت پایدار،  $Q_2$  اشباع است و  $Q_1$  قطع است.  $V_{C1} = V_{CC}$  و  $V_{C2} = V_{CEsat}$

در این مدار،  $Q_2$  اشباع است و  $Q_1$  قطع است.

در این مدار،  $Q_1$  قطع است و  $Q_2$  اشباع است.

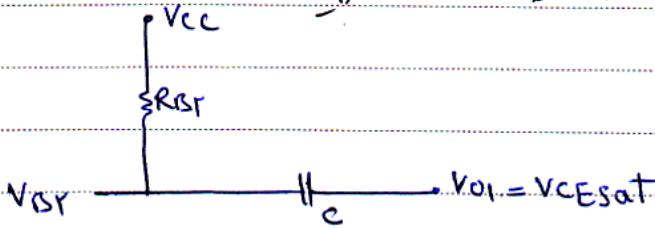
P4PCO  $\begin{cases} V_{O1} = V_{CC} \\ V_{O2} = V_{CEsat} \end{cases}$

اما اگر ترانزیستور در مدار بصورت مناسب اعمال شود  $Q_2$  قطع خواهد شد زیرا  $V_{or} < V_{cc}$  هر دو

و  $Q_1$  اشباع می شود زیرا  $V_{o1} > V_{ce sat}$  ترانزیستور می کشد یعنی  $V_{o1} > V_{cc} - V_{ce sat}$

ترانزیستور می کشد چون در ترانزیستور ترانزیستور براد ترانزیستور ترانزیستور هم  $V_{cc} - V_{ce sat}$  ترانزیستور ترانزیستور ترانزیستور

$V_{B2}$  از مقدار  $V_{cc}$  ولت به مقدار  $(V_{cc} - V_{ce sat}) \cdot \frac{1}{2}$  هر دو ترانزیستور  $Q_2$  قطع می شود  
 صحت در ترانزیستور ترانزیستور ترانزیستور ترانزیستور ترانزیستور ترانزیستور ترانزیستور ترانزیستور



حالت نامایار:

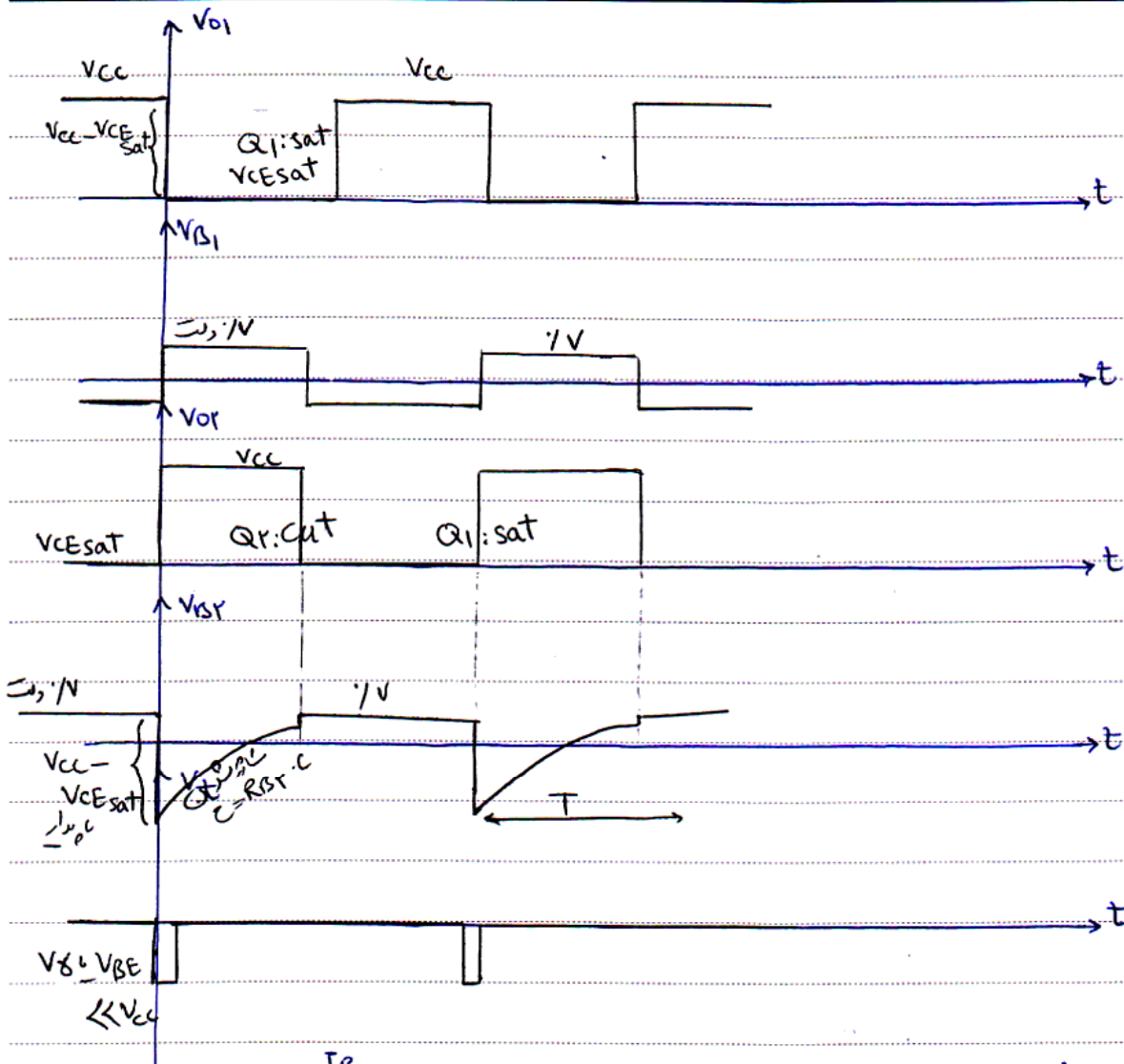
اشباع:  $Q_1$   
 قطع:  $Q_2$

تدریج خازن  $C$  بسیار می شود  $V_{cc}$  برسد اما  $V_{B2}$  برسد  $V_{or}$  از حالت قطع به وصل می شود

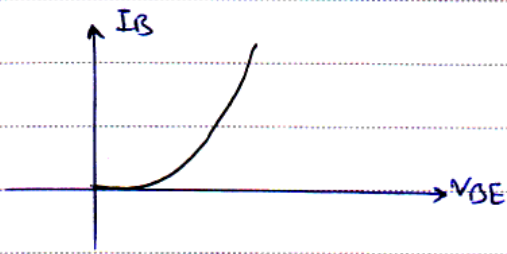
خواهد شد: 
$$\begin{cases} V_{o1} = V_{cc} \\ V_{or} = V_{ce sat} \end{cases}$$

$$t = R_{B2} \cdot C$$

زمانی که ترانزیستور



مدت زمان تاخیر:  $T$



$$T \begin{cases} V_{BE}(\infty) = V_{CC} \\ V_{BE}(0) = V_{BE} - (V_{CC} - V_{CEsat}) \\ \tau = R_B C \\ V_{BE}(T) = V_{BE} \end{cases}$$



$$T = \tau \ln \frac{\text{مقدار اولی} - \text{مقدار پایانی}}{\text{مقدار در زمان T} - \text{مقدار پایانی}} = R_B \tau c \ln \frac{V - V_{CC} + V_{CEsat} - V_{CC}}{V_B - V_{CC}}$$

$$\approx R_B \tau c \ln \frac{-V_{CC}}{-V_{CC}}$$

$$\approx R_B \tau c \ln 2 = 1.49 R_B \tau c \quad \left| \begin{array}{l} 1 \\ 2 \end{array} \right.$$

$$R_{B1} = R_{B2} = 10 \text{ k}\Omega$$

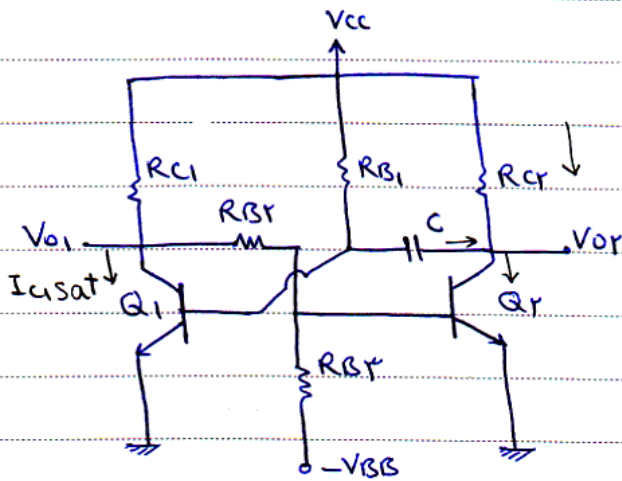
$$R_{B3} = 10 \text{ k}\Omega$$

$$C = 500 \text{ pF}$$

$$R_{C1} = R_{C2} = 1 \text{ k}\Omega$$

$$V_{BB} = V_{CC} = 10 \text{ V}$$

$$\left. \begin{array}{l} Q_1 \\ Q_2 \end{array} \right\} \begin{array}{l} V_B = 10 \text{ V} \\ V_{BE} = 1 \text{ V} \quad , \quad \beta_1 = \beta_2 = 50 \\ V_{CEsat} = 1 \text{ V} \end{array}$$



در سیس مونوار اسل بودن منار:

در حالت بی خارن C خارج می شود.

$$I_{B1} = \frac{V_{CC} - V_{B1}}{R_{B1}} = \frac{10 - 1}{10} = 1.49 \text{ mA}$$

$$I_{C1sat} = \frac{V_{CC} - V_{CEsat}}{R_{C1}} - \frac{V_{CEsat} + V_{BB}}{R_{B2} + R_{B3}} =$$

$$9.4 \text{ mA}$$

$$Q_1: \beta I_{B1} > I_{C1sat}$$

المنع من نور

$$\boxed{14.9 \text{ mA} > 9.4 \text{ mA}}$$

المنع من نور Q1

$$V_{B2} = \frac{R_{B2}}{R_{B1} + R_{B2}} \times V_{CEsat} + \frac{R_{B1}}{R_{B1} + R_{B2}} (-V_{SB}) = -1,14 \text{ V} \leftarrow Q_2 \text{ قطع می‌شود}$$

در حالت پایدار

$$\begin{cases} V_{O1} = V_{CEsat} = 1,2 \text{ ولت} \\ V_{O2} = V_{CC} = 10 \text{ ولت} \end{cases}$$

با اعمال پالس به ورودی  $Q_1$  قطع می‌شود و  $Q_2$  اشباع می‌شود. این است که می‌بینیم.

$$I_{B2} = \frac{V_{CC} - V_{BE}}{R_{C1} + R_{B2}} - \frac{V_{BE} + V_{SB}}{R_{B2}} = 1,31 \text{ mA} \leftarrow Q_1: \text{cut قطع می‌شود}$$

$$I_{C2satmax} = \frac{V_{CC} - V_{CEsat}}{R_{C2}} + \frac{V_{CC} - V_{SB}}{R_{B1}} \stackrel{1,31 \text{ mA}}{=} (\beta I_{B2} > I_{C2max})$$

$$\frac{10 - 1,2}{1k} + \frac{10 - (1,2 - 10 + 1,2)}{2k} = 10,174 \text{ mA} \quad \frac{1,2 - (V_{CC} - V_{CEsat})}{2k}$$

$$\beta I_{B2} = 10 \times 1,31 = 13,1 \text{ A} > I_{C2sat} = 10,174 \text{ mA} \rightarrow Q_2 \text{ اشباع}$$

در حالت پایدار

$$V_{O1} = V_{CEsat} = 1,2 \text{ ولت}$$

در حالت پایدار  $V_{O2} = V_{CC} = 10$  ولت. در حالت پایدار (در حالت پایدار)  $\rightarrow$  قبل از اعمال پالس  $\rightarrow$  می‌بینیم که  $Q_1$  اشباع می‌شود.

$$T = 0,492 R_{B1} \cdot C = 4,92 \text{ } \mu\text{Sec}$$

عظمت پالس

در حالت پایدار

$$V_{O1} = V_{CC} - R_{C1} \left( \frac{V_{CC} - V_{BE}}{R_{C1} + R_{B1}} \right) = 9,8 \text{ ولت}$$

$$V_{O2} = V_{CEsat} = 1,2 \text{ ولت}$$

در سایه سار اندیشه ، بی پیچ چشم داشت زمینی

عهد بسته ایم آسمانی شویم .

در این محفل علمی با ما همراه باشید .

زمان : همین حالا تا همیشه

مکان : تارنمای برق ایران ؛ [www.tbi-net.com](http://www.tbi-net.com)

رسیده ایم پر از رنج راه تا دریا

خوشا یکی شدن رودها خوشا دریا

نه ما نه من نه تو ، او نقطه سرانجام است

بیا که بی من و تو ما شویم و ما دریا

من و تو چشمه باران ابر او بودیم

از ابتدا دریا بود و انتها دریا